

1. 概要

「びるる」は、スタンドアロンですぐ使える、お手軽PLLシンセサイザ・モジュールです。
 定格・仕様についてはカタログを参照して下さい。



Fig.1 「びるる」 PLL832 外観

2. ブロック図

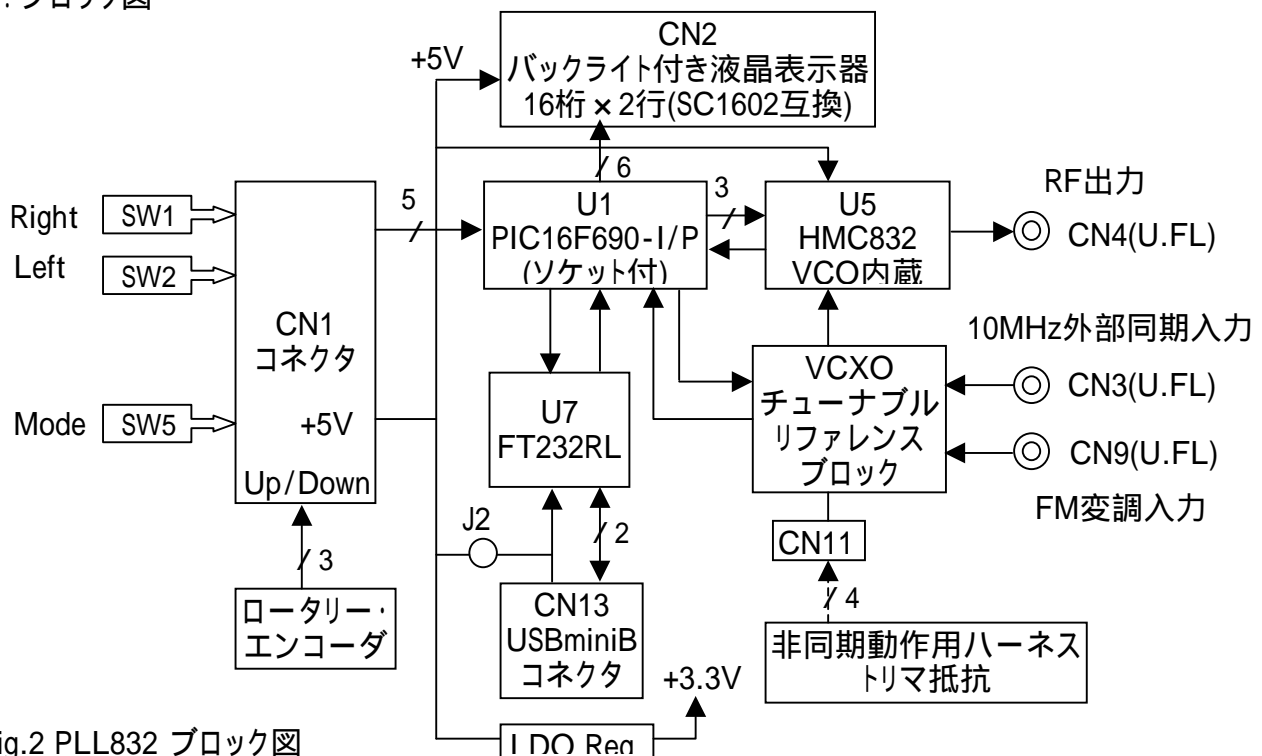


Fig.2 PLL832 ブロック図



Fig.3 スタックの様子(上段の基板は液晶表示器、白いのがCN1、押しボタンの間にCN13:USB)

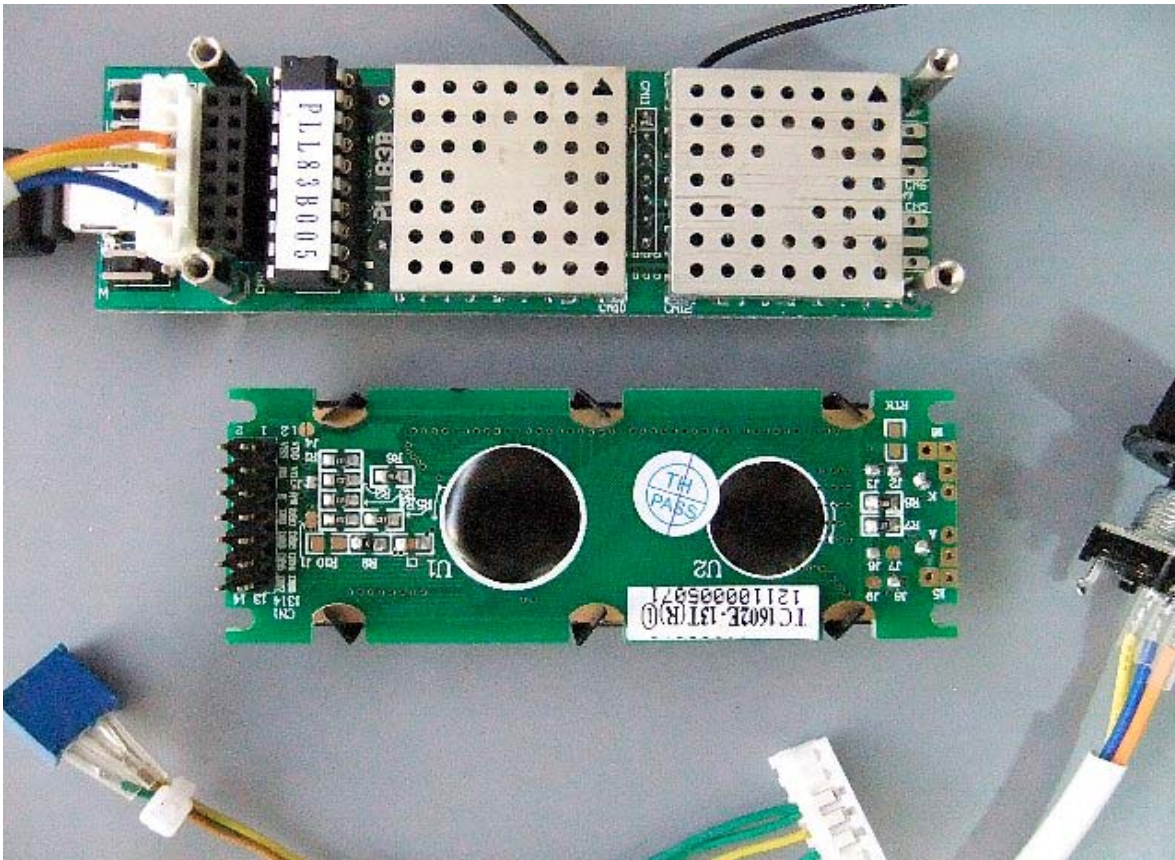


Fig.4 液晶表示器を外したところ(CN2:黒い14極ヘッダで接続する)
 外観はPLL83B(写真)と同様で、ファームウェアはPLL832009以降となります。

3. スタックに使用しているネジ・スペーサ類(廣杉計器)の部品リスト

廣杉計器.DSB6062BE	8個
廣杉計器.ASB2611-3E	4個
廣杉計器.CB2602E	4個

液晶表示面および底面の4隅の取り付けネジ穴はM3(その間のほかのネジはM2.6)
 液晶表示面の4箇所の取り付けネジ(DSB-6062BE)のネジ穴の間隔とネジサイズ、ネジ深さ:
 81W×24H[mm](液晶表示器と同じ)M3×ネジ深さ4mm

4. CN1コネクタ接続表

このモデルには、旧製品にあったSW3(Up)、SW4(Down)が実装されておりません。
 そのため、操作には、CN1に付属のロータリー・エンコーダを接続するか、
 または、「PLLAUX」のようなオプションが必要です。
 CN1に外部スイッチや電源ワイヤを追加する場合は、次の接続表に従って下さい。
 (外部スイッチはモメンタリで、コモンはGND端子。プルアップはPIC内蔵機能により行なわれます。)
 RA0～RA5は5Vトレラントではありませんので、0～+3.3Vの範囲内でご使用下さい。

端子番号	信号名	ボードSW	機能名	エンコーダとの接続
1	RA0	SW1	Right	
2	RA1	SW2	Left	
3	RA2	(SW3)	Up	A相
4	RA4	(SW4)	Down	B相
5	RA5	SW5	Mode	
6	GND			COM
7	+5V			

Table.1 CN1: B7B-XH-A(基板側ヘッダ)、ハウジング: XHP-7(日圧)

5. ロータリー・エンコーダ、押しボタン・スイッチ

押しボタン・スイッチはすべてモメンタリ動作です。
 付属のエンコーダはメカニカル・コンタクトのインクリメンタル・タイプで、15パルス/回転です。
 クリック点ではA相B相ともオフ状態であり、時計回りに回すと、A相が先に、遅れてB相のパルスが出ます。
 反時計回りに回すと、B相が先に、遅れてA相のパルスが出ます。(A相、B相はロール・オーバーします)
 プログラム処理により、時計回りを Up、反時計回りを Down と判別し、それぞれ、押しボタン・スイッチの
 SW3(Up) または SW4(Down) の押下と同等の効果を得ています。
 従って、エンコーダがあれば、SW3、SW4は使わなくても済むこととなります。
 このモデルには旧製品にあったSW3(Up)、SW4(Down)が実装されておりません。(オプション)
 SW1(Right)、SW2(Left) は設定周波数の変更の際に増減する桁位置を左右に移動するために用います。
 SW5(Mode) は画面上の項目を循環選択するために使用します。選択項目はカーソルで表示されます。
 SW1(Right)はまた、押しながら Up / Down操作をすることによって、周波数増減の桁位置を左右に移動
 するのに用いられます。

6. CN11コネクタと非同期動作用ハーネスの接続、および出力周波数とトリマ抵抗の調整

非同期動作で使用するには、電源投入前に非同期動作用ハーネスをCN11に接続する必要があります。
 また、外部同期動作で使用するには、このハーネスをCN11から外しておく必要があります。(手動切替)。
 CN3に外部同期信号を常時接続しても問題ありませんが、CN11にこのハーネスが接続されていると、
 非同期動作となり、リファレンス周波数はトリマ抵抗のスライダ位置に依存します。
 なお、非同期動作では出力周波数の変更によって、トリマ抵抗の再調整が必要となる場合があります。

端子番号	信号名	非同期動作時の非同期動作用ハーネスの接続
1	TRIM	周波数調整用トリマ抵抗のスライダ端子を繋ぐ
2	/FREQ2	
3	LOCK	GNDへ繋ぐ
4	+3.3V	周波数調整用トリマ抵抗のCW端子を繋ぐ
5	GND	周波数調整用トリマ抵抗のCCW端子を繋ぐ
6	PGD	
7	PGC	

Table.2 CN11: B7B-EH-A

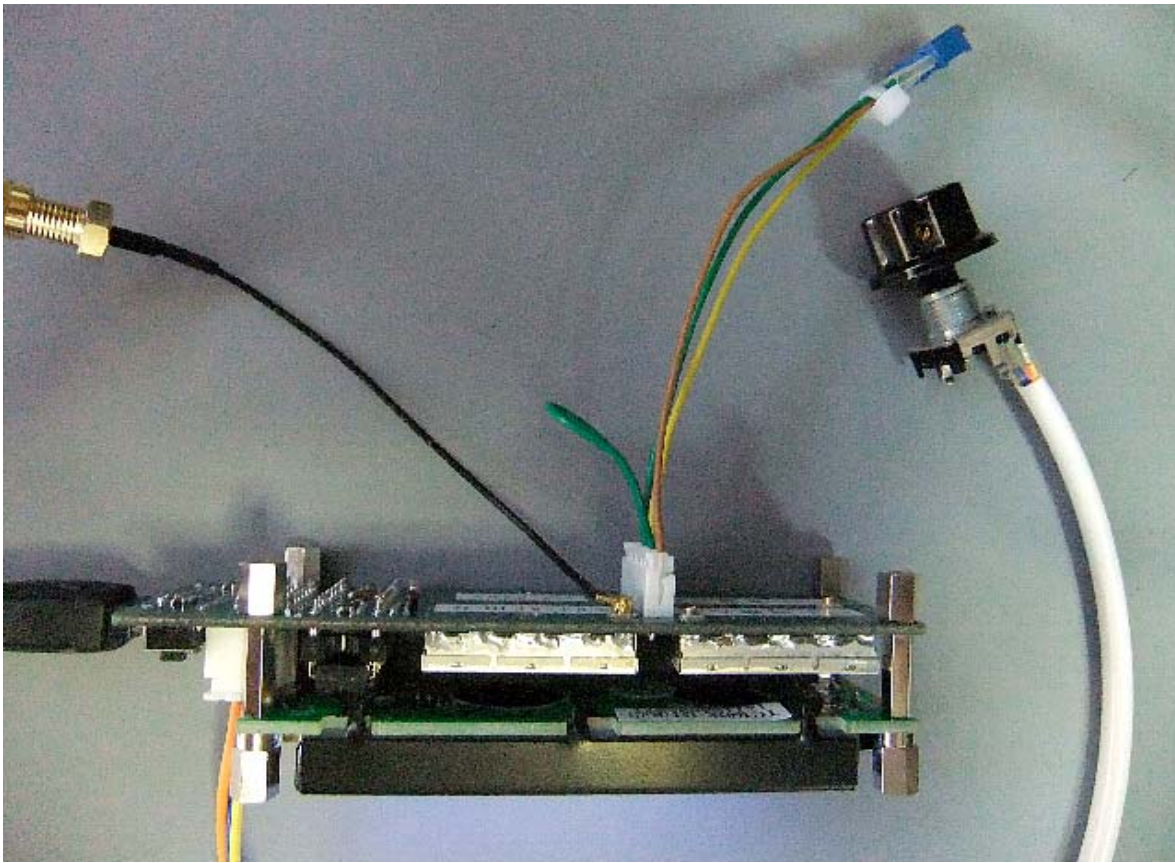


Fig.5 非同期動作時の接続(半田面の白い7極コネクタがCN11)

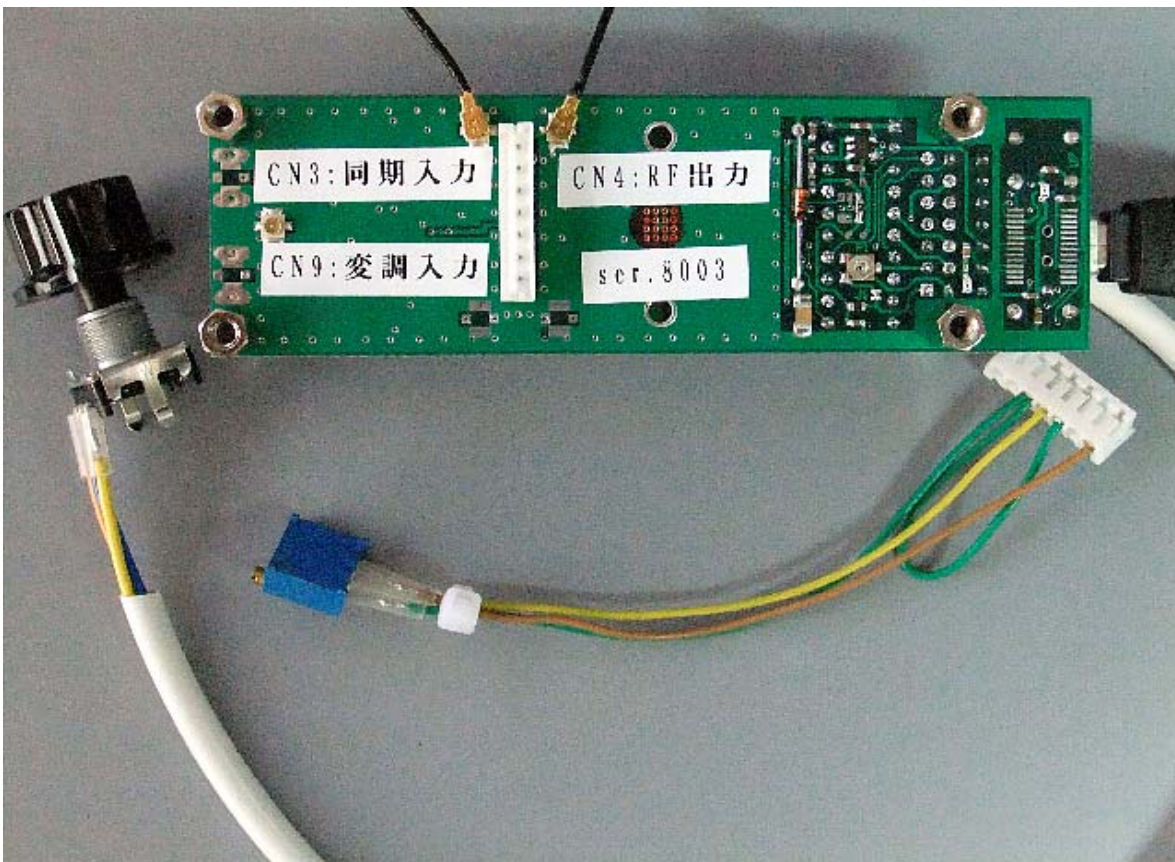


Fig.6 外部同期動作での接続

外部同期動作で使用するには、CN11から非同期動作用ハーネスを外す必要があります。
 そして、CN3(U.FL)から高精度(10MHz ± 20ppm以内)の基準信号を入力します。
 CN4(U.FL)がRF出力ポート。
 CN9(変調入力: U.FL)は使わない時はオープンで構いません。
 変調信号を入力する際は、DC ~ 300Hzをカットする必要があります。

7. 電源供給

電源として、安定化されたDC4.1～5.5Vを供給して下さい。過電圧には保護がありますのでご注意。内臓レギュレータにより、上記の電源電圧の範囲で出力レベルは一定です。電源の受け口は、CN13(USB-miniB)と、CN1(B7B-XH-A)の二箇所があり、どちらか一方から供給出来ますが、CN1からの供給には追加配線が必要です。(PLLAUXオプションもご利用下さい) 付属のUSBケーブルをCN13に接続し、パソコンから供給することも出来ますが、電源の雑音は出力に影響しますので、なるべくなら、低雑音の安定化電源を用いたところ です。

8. 操作方法

【カーソル表示】

電源を投入すると、約1秒間バージョン画面が表示された後、初回は"ch0"(チャンネル・ゼロ)の表示画面になります。このとき、「周波数」の特定の桁位置にカーソル(アンダーライン)があるはず です。カーソルの位置は変更操作可能な表示項目の選択を表しています。

【Mボタン】

SW5(Mode) ボタンを押すと、その都度カーソルが他の表示項目の位置に循環移動し、選択項目の変更が出来ます。即ち、「周波数」-->「XF / --」-->「出力レベル」-->「チャンネル」と反時計回りに移動し、再び「周波数」に戻ります。

【エンコーダ】

それぞれの項目において、エンコーダによるUp / Down(時計 / 反時計回り)の操作により、各項目値の変更が出来ます。エンコーダがクリック位置以外で停止すると、その後の操作に支障が出ますので、ご注意下さい。なお、オプションのPLLAUXモジュールを増設すると、Up / Downボタンにより、エンコーダの時計回り / 反時計回りを代用あるいは併用出来ます。

【周波数】

「周波数」位置においては、SW1(Right), SW2(Left)により周波数増減の桁位置を左右に移動出来ます。またSW1(Right)を押したままエンコーダを操作すると、桁位置(カーソル)を左右に素早く移動出来ます。その場合SW1(Right)を押した直後は1桁右に移動してしまいますが、エンコーダなら直ぐに取り戻せます。SW1(Right)を離れた状態でエンコーダを操作すれば、その桁位置での周波数増減が行なえます。エンコーダの操作速度により、周波数の増減速度も加速します。周波数の設定値が過大あるいは過小になり、PLLロック周波数範囲を逸脱すると、やがて「アンロック」状態となり、その旨の表示「ULK」が出ます。さらに過大あるいは過小になり、設定制限値に達すると、その値に制限されます。設定制限値は下限が20MHz、上限が4800MHzとしてあります。

【XF / --】

この表示項目は「eXactFrequencyMode」を要求することを表し、「XF」に設定すると、周波数精度が優先され、「--」に設定すると、スプリアスの抑圧が優先されます。「XF」に設定してあっても、実際に「eXactFrequencyMode」が適用されるのは、10kHzステップ以上の場合、即ち、基本波周波数換算において、下位2桁(1kHzと100Hzの桁)が"00"の場合です。

【出力レベル】

「出力レベル」位置においては、[+5dBm]、[+4dBm]、...、[-5dBm]、[-6dBm]の12段階と、[-dBm](Mute)、[---dBm](VCOオフ)に切替えることが出来ます。[-dBm]は完全なオフではなく、基本波では-40dBm程度の残留レベルがありますが、[---dBm](VCOオフ)ではVCOが停止して消費電流も半減します。またこの時は、PLLもロックしませんので、「ULK」表示(アンロック)となります。

【チャンネル】

「チャンネル」位置においては、記憶チャンネルが0～9の範囲で切り替わります。各チャンネルの周波数と桁位置、出力レベルは、チャンネルごとに記憶され、電源を切断しても、再投入後には、保持された状態が回復されます。また、電源切断時のチャンネル番号も、再投入時に回復されます。(レジューム機能)

【ロック表示】

液晶表示画面の右上に表示される3文字「Ext/Int/ULK」の何れかは、それぞれ「外部同期検出/非同期/アンロック」を表します。外部同期が検出されてPLLロック状態の時は「Ext」、外部同期が検出されず、非同期(内部同期)でPLLロック状態の時は「Int」、外部同期 / 非同期(内部同期)に拘らず、PLLのロック周波数範囲を逸脱した時は「ULK」の表示となります。非同期動作(基準発振器がFreeRun)には、CN11(JST.B7B-EH-A)にトリマ抵抗付きの非同期動作用ハーネスを接続する必要があります(接続しないと不安定)。また、外部同期動作に戻すには、CN11からこのハーネスを抜去する必要があります。(手動切替)

9. 「Check Encorder!!」の表示が出たら
通常の動作で起動するには、電源投入時にSW1～SW5(CN1コネクタ接続表を参照)がOFFでなければなりません。ロータリ・エンコーダがクリック点以外で停止していた場合にはその条件が満たされません。もし、クリック点以外で停止していた場合は「Check Encorder!!」の表示出たり、「BCD_ch_mode」など、ほかの動作で起動してしまうこととなります。このような場合はロータリ・エンコーダがクリック点以外で停止していないか、点検して下さい。正常なクリック点に戻して再起動すれば通常動作に戻るはずです。
10. USB制御モード、Sweepモード、BCD_chモード、可変4chモード、などの付加機能
これらの付加機能の使い方についてはウェブサイトの「サポート情報」欄をご覧ください。
ブートテーブルに挙げられている機能のうち、ファームウェアに実装されているものが使用可能です。
また、通常動作においてSW2を長押し(1秒)すると、「TXオフセット/オフセット/逡倍値の設定機能」の画面に入ります。そのまま数回SW2を短押しすれば抜け出せます。詳細は「サポート情報」欄をご覧ください。
なお、このモデルには「Setupコード再設定機能」はありませんので、その部分は省いてご覧ください。
11. 環境 / 組み込み
非同期動作では、環境温度も周波数精度に影響しますので、なるべくなら、空調された室内でのご使用をお勧めします。
また、ケース内に組み付けるばあいには、放熱にも配慮して下さい。
12. 保証
納入後6ヶ月間は、使用者側の責による場合を除き、無料で修理いたします。
ただし、弊社への片道分の送料はご負担願います。
なお、納入後2週間以内の初期不良の場合は宅急便またはゆうパック着払いにてお送り下さい。
13. ファームウェアのアップデート
ファームウェアのアップデートには、U1(PIC16F690-I/P)を、切手を貼った返信用封筒とともに
お送り下されば、無料書き換えにて対応させていただきます。
なお、輸送の際には導電マットや帯電防止加工済みのポリ袋 / エアキャップ、あるいはアルミホイルなど
を用いて静電気対策を行なって下さい。
ファームウェア(PIC16F690-I/P)を交換するには、液晶表示器を取り外す必要があります。
液晶表示器を取り外すには、4隅のD-subスペーサ(六角)を外します。
D-subスペーサ(六角)を回すには、【5.0mm】のナット回し(ボックスドライバー)が必要です。
U2(PIC16F690-I/P)をICソケットから抜き取るには、電源を切り、細いマイナス・ドライバをPICとソケットの
間に挿入し、クサビとテコの原理で少しずつコジって浮かせます。差し込む際には、方向を確認し、
力を加えずに全てのピンをソケット穴に入れてから、平衡に押し込みます。通電前に再確認して下さい。